

MINISTÉRIO DA EDUCAÇÃO Fundação Universidade Federal do ABC Reitoria Av. dos Estados, 5001 · Bairro Bangu · Santo André - SP

CEP 09210-580 · Fone: (11) 3356.7085

reitoria@ufabc.edu.br

EDITAL Nº 152/2015

□ *Abertura de concurso público para provimento de cargo efetivo de Professor Adjunto A – Nível I, da carreira do Magistério Superior; Área: Engenharia de Informação / Subárea: Eletrônica Digital.*

□ O Vice-Reitor da Fundação Universidade Federal do ABC (UFABC), no uso de suas atribuições legais torna público, nos termos da Base Legal indicada, o Edital de abertura de inscrição, destinado a selecionar candidatos por meio de concurso público para o cargo de Professor do Magistério Superior nas condições e características a seguir:

1. DAS CONDIÇÕES E CARACTERÍSTICAS 1.1. Classe: Adjunto A - Nível 1 / Regime de Trabalho: Tempo Integral (40h semanais) e Dedicção Exclusiva / Base Legal: Leis nº 7.596/1987, 8.112/1990, 9.394/1996, 11.784/2008, 12.772/2012, 12.863/2013 e 12.990/2014, os Decretos nº 3.298/1999 e 6.944/2009 e as Portarias nº 450/2002, 124/2010 e 440/2011 do MPOG. / Vaga: 01 (uma).

1.2. Período de Inscrição: 14/10/15 a 14/12/15

1.3. Taxa de Inscrição: 216,00

1.4. Remuneração:	Vencimento Básico	4.014,00
	Retribuição por Titulação (de 0 a 50)	4.014,00
	Remuneração Inicial (de 0 a 50)	4.014,00

1.5. Área e Subárea Área: Engenharia de Informação / Subárea: Eletrônica Digital.

2. DO CONTEÚDO PROGRAMÁTICO: 2.1. Funções elementares. Álgebra de chaveamento. Técnicas de análise e síntese de circuitos. Hardware digital. Circuitos sequenciais. Máquinas de estado. Dispositivos de memória. Conversores analógico-digitais (DAC). Conversores digital-analógicos (ADC). Dispositivos programáveis complexos e introdução às FPGAs. Organização de Computadores: Processador, Memória, Dispositivos de Entrada e Saída; Arquitetura e operação de Microprocessadores: Unidade de Controle, Registradores, Conjunto de Instruções, Unidade Lógico-Aritmética, Ciclo de Instrução; Modos de Endereçamento; Barramento; Diagramas de Tempo da CPU; Interrupções e Tratamento de Interrupções; Acesso Direito À Memória (DMA); Protocolos de Comunicação e Interfaceamento; Programação em Assembly; Introdução À Programação de Microcontroladores em C; Aplicações Usando Microcontroladores.

3. DA BIBLIOGRAFIA RECOMENDADA: 3.1. P. A. GARCIA & J. S. C. MARTINI, Eletrônica Digital: Teoria e Laboratório. 2ª. ed., Érica, 2008 .

3.2.

R. J. TOCCI & N. S. WIDMER, Sistemas Digitais: Princípios e Aplicações, 8ª. ed., Prentice Hall, 2003 .

3.3.

M. ERCEGOVAC, T. LANG, J. H. MORENO, Introdução aos Sistemas Digitais, Bookman, 2000 .

3.4.

T. L. FLOYD, Digital Fundamentals, 8th ed., Prentice Hall, 2003

3.5.

I. V. IDOETA & F. G. CAPUANO, Elementos de Eletrônica Digital, 38ª. ed., Érica, 2006 .

3.6.

D. J. SOUZA, "Desbravando o PIC – Ampliado e Atualizado para PIC 16F628A", 12a Ed., 2007.

3.7.

D. J. SOUZA, N. C. LAVINIA, "Conectando o PIC – Recursos Avançados", Érica, 1a Ed., 2003.

3.8.

F. PEREIRA, "Microcontroladores PIC – Técnicas Avançadas", Érica, 1a Ed., 2006.

3.9.

W. S. ZANCO, "Microcontroladores PIC – Técnicas de Software e Hardware para Projetos de Circuitos Eletrônicos", Érica, 1a Ed., 2006.

3.10.

D. E. C. NICOLOSI, "Microcontrolador 8051 Detalhado", Érica, 8a Ed., 2007.

4. CONDIÇÕES GERAIS: 4.1. A solicitação de inscrição deverá atender ao [Edital de Condições Gerais](#)

4.2.

O prazo de validade do concurso será de 01 (um) ano a partir da data de publicação do Edital de Homologação do Resultado Final do Concurso, podendo ser prorrogado por igual período.

4.3.

As provas deverão ocorrer em até 6 (seis) meses, a contar da publicação do Edital de Homologação das Inscrições.

4.4.

É parte integrante do presente, o Edital de Condições Gerais e retificações, que o candidato, ao se inscrever para o concurso, declara ter conhecimento.

4.5.

E, para que chegue ao conhecimento dos interessados, EXPEDE o presente Edital.

Santo André, 09 de outubro de 2015.

Dácio Roberto Matheus Vice-Reitor